

		grupa	SI	
		godzina		
PN	1	8.15 - 9.00		Współpraca robotów proj.
	2	9.15 - 10.00		A. Wolniakowski WM-355
	3	10.15 - 11.00		SSN proj.
	4	11.15 - 12.00		M. Derlatka WM-355
	5	12.15 - 13.00	Sztuczne sieci neuronowe i systemy ekspertowe (SSN)	
	6	13.15 - 14.00	M. Derlatka WM-206	
	7	14.15 - 15.00	Współpraca robotów proj.	
	8	15.05 - 15.50	A. Wolniakowski WM-355	
	9	16.00 - 16.45	SSN proj.	
	10	16.50 - 17.35	M. Derlatka WM-355	
	11	17.40 - 18.25		
	12	18.30 - 19.15		

WT	1	8.15 - 9.00		
	2	9.15 - 10.00		
	3	10.15 - 11.00		
	4	11.15 - 12.00		
	5	12.15 - 13.00	SYSTEMY AUTOMATYZACJI	
	6	13.15 - 14.00	T. Huścio WM-320	
	7	14.15 - 15.00		
	8	15.05 - 15.50		
	9	16.00 - 16.45		
	10	16.50 - 17.35		

ŚR	1	8.15 - 9.00	SYSTEMY AUTONOMICZNE	
	2	9.15 - 10.00	L. Ambroziak WM-202	
	3	10.15 - 11.00	L. Ambroziak Sys. Aut. proj. WM-355	
	4	11.15 - 12.00	WM-355 Sys. Aut. proj.	L. Ambroziak
	5	12.15 - 13.00	Systemy automatyzacji proj.	WM-257 P. Ostapkowicz
	6	13.15 - 14.00	P. Ostapkowicz WM-257	Systemy automatyzacji proj.
	7	14.15 - 15.00	ESP lab. WM-407	S. Romaniuk
	8	15.05 - 15.50	S. Romaniuk WM-407	ESP lab.
	9	16.00 - 16.45	IST proj. WM-346	S. Romaniuk
	10	16.50 - 17.35	S. Romaniuk WM-346	IST proj.
	11	17.40 - 18.25		
	12	18.30 - 19.15		
	13	19.20 - 20.05		

CZ	1	8.15 - 9.00	WSPÓŁPRACA ROBOTÓW WM-314	
	2	9.15 - 10.00	A. Wolniakowski	
	3	10.15 - 11.00	Praca przejściowa	Praca przejściowa
	4	11.15 - 12.00	Z. Gosiewski WM-259	A. Mystkowski WM-346
	5	12.15 - 13.00	ETHERNETOWE SIECI PRZEMYSŁOWE (ESP)	
	6	13.15 - 14.00	A. Mystkowski WM-201	
	7	14.15 - 15.00	INTELIGENTNE SYSTEMY TECHNICZNE	
	8	15.05 - 15.50	S. Romaniuk WM-301	S. Romaniuk WM-407 ESP proj.
	9	16.00 - 16.45		
	10	16.50 - 17.35		
	11	17.40 - 18.25		
	12	18.30 - 19.15		

PT	1	8.15 - 9.00	Systemy autonomiczne lab.	
	2	9.15 - 10.00	L. Ambroziak WM-054	
	3	10.15 - 11.00	WM-206 Z. Kulesza	
	4	11.15 - 12.00	PROGRAMOWANIE UKŁADÓW FPGA	
	5	12.15 - 13.00	Lab. Progr. Ukł. FPGA	Systemy autonomiczne lab.
	6	13.15 - 14.00	Z. Kulesza WM-355	L. Ambroziak WM-054
	7	14.15 - 15.00	ESP proj. WM-407	Lab. Progr. Ukł. FPGA
	8	15.05 - 15.50	S. Romaniuk	Z. Kulesza WM-355